(19) 世界知的所有権機関 国際事務局



(43) 国際公開日 2005年3月31日(31.03.2005)

PCT

(10) 国際公開番号 WO 2005/029584 A1

(51) 国際特許分類7:

H01L 27/04, 21/82, 21/66

(21) 國際出願番号:

PCT/JP2004/012904

(22) 国際出願日:

2004年8月31日(31.08.2004)

(25) 国際出願の言語:

日本語

(26) 国際公開の言語:

日本語

(30) 優先権データ:

2003 年9 月22 日 (22.09.2003) 特顯2003-330344

(71) 出頭人 (米国を除く全ての指定国について): 松下電 器產業株式会社 (MATSUSHITA ELECTRIC INDUS-TRIAL CO., LTD.) [JP/JP]; 〒5718501 大阪府門真市大 字門真 1 0 0 6 番地 Osaka (JP).

(72) 発明者; および

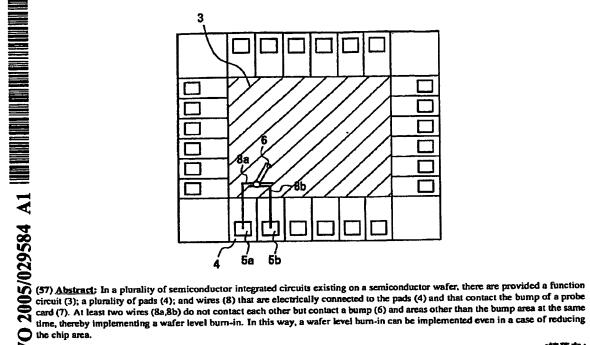
(75) 免明者/出願人 (米国についてのみ): 曽川 庶代 (SO-GAWA, Yasuyo). 西川 和彦 (NISHIKAWA, Kazuhiko). 廣藤 改則 (HIROFUJI, Masanori).

(74) 代理人: 早瀬 憲一 (HAYASE, Kentchi); 〒5320003 大 阪府大阪市淀川区宮原3T目4番30号ニッセイ 新大阪ビル13階 早瀬特許事務所 Osaka (JP).

(81) 指定国(表示のない限り、全ての種類の国内保護が 可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KB, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA. NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

(検葉有)

- (54) Title: SEMICONDUCTOR INTEGRATED CIRCUIT
- (54) 発明の名称: 半導体集積回路



the chip area.

/短葉有/